

(19) 日本国特許庁(JP)

特許公報 (B 2)

(11) 特許出願公告番号

特公平3-13465

(24) (44) 公告日 平成3年(1991)2月22日

(51) Int. C l.⁵
F 16 K 31/06

識別記号
310

府内整理番号

F I

技術表示箇所

請求項の数 1

(全 0 頁)

(21) 出願番号 特願昭58-163634

(71) 出願人 99999999

エスエムシー株式会社

*

(22) 出願日 昭和58年(1983)9月6日

(72) 発明者 永井 茂和

*

(65) 公開番号 特開昭60-57072

(72) 発明者 能登山 俊一

*

(43) 公開日 昭和60年(1985)4月2日

(72) 発明者 久々湊 哲夫

*

(54) 【発明の名称】電磁弁駆動制御装置

【特許請求の範囲】

- 1 流体制御装置において、
バス線に接続されるマニホールド側ユニット
と、
前記マニホールド側ユニットに対しバス線に連
結するコネクタにより接続され且つ少なくとも演
算装置と、メモリと、ソレノイドドライバと、ソ
レノイドとを有する複数個の電磁弁ユニットとを
含み、
前記バス線には複数個の電磁弁と夫々の電磁弁
のアドレス信号とデータ信号とソレノイド駆動電
流とを送給し、
前記バス線に送給されるアドレス信号により特
定される電磁弁ユニットは、前記アドレス信号と
データ信号とを取り込み、前記データ信号により
電磁弁のソレノイドを付勢乃至減勢することを特
徴とする電磁弁駆動制御装置。
- 2 請求項第1項記載の装置において、電磁弁駆
動制御装置はさらにソレノイドの付勢乃至減勢状
態を確認する制御装置を有し、ソレノイドドライ
バの付勢乃至減勢は、演算処理装置を介してソレ
ノイドの付勢乃至減勢を示す信号をアドレス信号

とともに前記バス線に導出し、制御装置はこの信
号に基づき前記ソレノイドの付勢乃至減勢状態を
確認することを特徴とする電磁弁駆動制御装置。

【発明の詳細な説明】

【産業上の利用分野】

本発明は、電磁弁駆動制御装置に関し、一層詳
細には、複数個の電磁弁を共通のバス線により接
続して、このバス線を介して電磁弁の駆動電流、
オン・オフ信号を送給するようにした電磁弁駆動
制御装置に関する。

【従来の技術】

流体制御系において、装置や機械に多数の電磁
弁を使用する時、配管作業の簡易化と取付スペー
スの狭小化をはかるために電磁弁を連設してマニ
ホールドにより一括したマニホールド式電磁弁が
用いられている。この場合、個々の電磁弁の操作
は、電磁弁を構成する各ソレノイドへの電流のオ
ン・オフによって行うのが一般的である。

【発明が解決しようとする課題】

しかしながら、前記オン・オフのための制御信
号と、駆動用電源線とが共通になつてゐるため
に、仮に10個の電磁弁が配置された場合には電線

の数が20本、ダブルソレノイドの場合には優に40本の電線が1つのマニホールドに必要となる。このために多くの電線を設けるための費用が嵩み、また電線の束を配置するために相当大きなスペースが要求されるばかりか、まとまつた電線による電気的障害も惹起する等各種の不都合が指摘されてきた。

従つて、本発明は、複数個の電磁弁に対する駆動電流並びにオン・オフ信号送給用電線の配線本数を減少させ、これにより電磁弁の取付スペースの有効活用をはかるとともに電気的障害の発生のおそれを除去し、併せて製造コストが低減する電磁弁駆動制御装置を提供することを目的とする。

〔課題を解決するための手段〕

前記の課題を解決するために、本発明は、流体制御装置において、

バス線に接続されるマニホールド側ユニットと、

前記マニホールド側ユニットに対しバス線に連結するコネクタにより接続され且つ少なくとも演算装置と、メモリと、ソレノイドドライバと、ソレノイドとを有する複数個の電磁弁ユニットとを含み、

前記バス線には複数個の電磁弁と夫々の電磁弁のアドレス信号とデータ信号とソレノイド駆動電流とを送給し、

前記バス線に送給されるアドレス信号により特定される電磁弁ユニットは、前記アドレス信号とデータ信号を取り込み、前記データ信号により電磁弁のソレノイドを付勢乃至減勢することを特徴とする。

〔作用〕

バス線に送られるアドレス信号によって、特定の電磁弁ユニットが選択され、データ信号によりその電磁弁ユニットが付勢または減勢される。

〔実施例〕

次に、本発明に係る電磁弁駆動制御装置について好適な実施例を挙げ、添付の図面を参照しながら以下詳細に説明する。

第1図において、参考符号10は、バス線を示し、このバス線10は、基本的には電源バス12、アドレスバス14およびデータバス16とから構成される。この場合、アドレスバス14とデータバス16とを一括してまとめ、アドレス信号

とデータ信号とをこのようにまとめられた線により交互に送給することも可能であり、また、第2図に示すようにアドレス信号とデータ信号とを「word」信号18として形成し、このword信号18を前記のように一括してまとめられた信号線により各電磁弁に送給することも可能である。

ところで、以上のように構成されるバス線10には、複数個の電磁弁ユニット20a、20b、20c…が接続される。本実施例では、実際上、

- 10 バス線10は、前記電磁弁ユニット20a、20b、20c…に対応して配設されたマニホールド本体に固着されるマニホールド側ユニット21a、21b、21c…において、それらの側面部に設けられた第1のコネクタ24a、24b、24c…と第2のコネクタ26a、26b、26c…とにより連続的に接続される。すなわち、互いに隣接するマニホールド側ユニット21aのコネクタ24aを隣接するマニホールド側ユニット21bのコネクタ26bに嵌合するとともにマニホールド側ユニット21bのコネクタ24bは、隣接するマニホールド21cのコネクタ26cに嵌合するようにして連続的に接続される。

なお、個々の電磁弁ユニット20a、20b、20c…は、コネクタを介して各マニホールド側ユニット21a、21b、21c…と接続する。電磁弁ユニット20a、20b、20c…は、その内部に第1図から諒解されるように、入出力回路22、CPU24、内部メモリ26、ソレノイドドライバ28およびソレノイド30を含む。

- 30 そこで、以上のような構成において、バス線10のアドレスバス14に、特定の電磁弁ユニットに係るアドレス信号が送給され、その信号とタイミング的に同時にデータバス16に前記の特定された電磁弁ユニットを構成するソレノイドのオン・オフ信号が送給される。この結果、インターフェイスを兼ねる入出力回路22は、当該アドレス信号を常時監視しているために自らのアドレスに係るオン・オフ信号のみを取り込むに至る。内部メモリ26は、現在のソレノイドのオン・オフ40状態に係る信号をCPU24に送給するため、CPU24では、前記從来のオン・オフ信号と新たに取り込まれた信号とを比較し、異なる場合には、新たな指令信号として図示しない増幅器を介してこれをソレノイドドライバ28に送る。この

結果、電源バス 1 2 よりソレノイドドライバ 2 8 に送給されている所定の電流に基づき前記新たなるオン・オフ信号に依拠してソレノイド 3 0 が付勢乃至減勢されることになる。なお、この場合、新たなるオン・オフ信号は、CPU 2 4 を介して内部メモリ 2 6 に導入され旧データは、書き換えられることになる。また、このような構成において、ソレノイド 3 0 を付勢するソレノイドドライバ 2 8 の電流を常時監視し、その信号をCPU 2 4 を介して入出力回路 2 2 からバス線 1 0 に送り出す。すなわち、この信号をデータバス 1 6 に送給するとともにタイミング的に同時に当該電磁弁に係るアドレス信号をアドレスバス 1 4 に送り込み、これを図示しない制御装置に導入すれば、ソレノイド 3 0 の付勢・減勢状態が制御装置により確認されることになる。

【発明の効果】

本発明によれば、以上のように複数個ある電磁弁を共通のバス線により連結し、一方、電磁弁ユニットに、夫々、CPU内部メモリ等を配設して前記共通のバス線により送給される個々の電磁弁に係るアドレス信号とデータ信号とにより電磁弁のソレノイドの付勢乃至減勢をはかるように構成

した。従つて、各々の電磁弁についての配線量が大幅に削減されて有用なスペースが確保できるばかりか、束状の電線の除去により電気的障害からも解放され、さらに電磁弁を構成するソレノイドの付勢乃至減勢状態も確実に確認できる。このため、装置全体としての信頼性も向上する等の顕著な効果が得られる。

【図面の簡単な説明】

第 1 図は本発明装置のプロツク結線図、第 2 図 10 は第 1 図に示すプロツク結線図においてアドレスバスとデータバスとを一体化する時伝送される信号の説明図、第 3 図はマニホールド側ユニットと電磁弁ユニットとの結合関係を示す説明図である。

1 0 ……バス線、1 2 ……電源バス、1 4 ……アドレスバス、1 6 ……データバス、1 8 ……word 信号、2 0 a～2 0 c ……電磁弁ユニット、2 1 a～2 1 c ……マニホールド側ユニット、2 2 ……入出力回路、2 4 ……CPU、2 4 a～2 20 4 c ……コネクタ、2 6 ……内部メモリ、2 6 a～2 6 c ……コネクタ、2 8 ……ソレノイドドライバ、3 0 ……ソレノイド。

訂正有り
⑩日本国特許庁(JP) ⑪特許出願公告

⑫特許公報(B2) 平3-13465

⑬Int.Cl.⁵ 識別記号 斧内整理番号 ⑭公告 平成3年(1991)2月22日
F 16 K 31/06 310 Z 7613-3H

発明の数 1 (全4頁)

⑮発明の名称 電磁弁駆動制御装置

⑯特 題 昭58-163634 ⑯公 開 昭60-57072

⑰出 願 昭58(1983)9月6日 ⑯昭60(1985)4月2日

⑱発明者 永井 秀和 埼玉県草加市稻荷町938 焼結金属工業株式会社草加工場
内

⑲発明者 能登山 俊一 埼玉県草加市稻荷町938 焼結金属工業株式会社草加工場
内

⑳発明者 久々淵 哲夫 埼玉県草加市稻荷町938 焼結金属工業株式会社草加工場
内

㉑出願人 エスエムシー株式会社 東京都港区新橋1-16-4

㉒代理人 弁理士 千葉 剛宏

㉓審査官 佐伯 義文

㉔参考文献 特公 昭49-19290 (JP, B1)

1

2

⑮特許請求の範囲

1 流体制御装置において、
バス線に接続されるマニホールド側ユニット
と、

前記マニホールド側ユニットに対しバス線に連
絡するコネクタにより接続され且つ少なくとも演
算装置と、メモリと、ソレノイドドライバと、ソ
レノイドとを有する複数個の電磁弁ユニットとを
含み、

前記バス線には複数個の電磁弁と夫々の電磁弁
のアドレス信号とデータ信号とソレノイド駆動電
流とを送給し、

前記バス線に送給されるアドレス信号により特
定される電磁弁ユニットは、前記アドレス信号と
データ信号とを取り込み、前記データ信号により
電磁弁のソレノイドを付勢乃至減勢することを特
徴とする電磁弁駆動制御装置。

2 請求項第1項記載の装置において、電磁弁駆
動制御装置はさらにソレノイドの付勢乃至減勢状
態を確認する制御装置を有し、ソレノイドドライ
バの付勢乃至減勢は、演算処理装置を介してソレ
ノイドの付勢乃至減勢を示す信号をアドレス信号

とともに前記バス線に導出し、制御装置はこの信
号に基づき前記ソレノイドの付勢乃至減勢状態を
確認することを特徴とする電磁弁駆動制御装置。
発明の詳細な説明

5 【産業上の利用分野】

本発明は、電磁弁駆動制御装置に関し、一層詳
細には、複数個の電磁弁を共通のバス線により接
続して、このバス線を介して電磁弁の駆動電流、
オン・オフ信号を送給するようにした電磁弁駆動
制御装置に関する。

【従来の技術】

流体制御系において、装置や機械に多数の電磁
弁を使用する時、配管作業の簡易化と取付スペー
スの狭小化をはかるために電磁弁を連設してマニ
ホールドにより一括したマニホールド式電磁弁が
用いられている。この場合、個々の電磁弁の操作
は、電磁弁を構成する各ソレノイドへの電流のオ
ン・オフによって行うのが一般的である。

【発明が解決しようとする課題】

しかしながら、前記オン・オフのための制御信
号と、駆動用電源線とが共通になつてゐるため
に、仮に10個の電磁弁が配置された場合には電線

(2)

特公 平3-13465

3

4

の数が20本、ダブルソレノイドの場合には優に40本の電線が1つのマニホールドに必要となる。このために多くの電線を設けるための費用が高まると、また電線の束を配置するために相当大きなスペースが要求されるばかりか、まとまつた電線による電気的障害も惹起する等各種の不都合が指摘されてきた。

従つて、本発明は、複数個の電磁弁に対する駆動電流並びにオン・オフ信号送給用電線の配線本数を減少させ、これにより電磁弁の取付スペースの有効活用をはかるとともに電気的障害の発生のおそれを除去し、併せて製造コストが低減する電磁弁駆動制御装置を提供することを目的とする。

〔課題を解決するための手段〕

前記の課題を解決するために、本発明は、流体制御装置において、

バス線に接続されるマニホールド側ユニットと、

前記マニホールド側ユニットに対しバス線に連結するコネクタにより接続され且つ少なくとも演算装置と、メモリと、ソレノイドドライバと、ソレノイドとを有する複数個の電磁弁ユニットとを含み、

前記バス線には複数個の電磁弁と夫々の電磁弁のアドレス信号とデータ信号とソレノイド駆動電流とを送給し、

前記バス線に送給されるアドレス信号により特定される電磁弁ユニットは、前記アドレス信号とデータ信号とを取り込み、前記データ信号により電磁弁のソレノイドを付勢乃至減勢することを特徴とする。

〔作用〕

バス線に送られるアドレス信号によって、特定の電磁弁ユニットが選択され、データ信号によりその電磁弁ユニットが付勢または減勢される。

〔実施例〕

次に、本発明に係る電磁弁駆動制御装置について好適な実施例を挙げ、添付の図面を参照しながら以下詳細に説明する。

第1図において、参照符号10は、バス線を示し、このバス線10は、基本的には電源バス12、アドレスバス14およびデータバス16とから構成される。この場合、アドレスバス14とデータバス16とを一括してまとめ、アドレス信号

とデータ信号とをこのようにまとめられた線により交互に送給することも可能であり、また、第2図に示すようにアドレス信号とデータ信号とを「word」信号18として形成し、このword信号18を前記のように一括してまとめられた信号線により各電磁弁に送給することも可能である。

ところで、以上のように構成されるバス線10には、複数個の電磁弁ユニット20a, 20b, 20c…が接続される。本実施例では、実際上、バス線10は、前記電磁弁ユニット20a, 20b, 20c…に対応して配設されたマニホールド本体に固着されるマニホールド側ユニット21a, 21b, 21c…において、それらの側面部に設けられた第1のコネクタ24a, 24b, 24c…と第2のコネクタ26a, 26b, 26c…とにより連続的に接続される。すなわち、互いに隣接するマニホールド側ユニット21aのコネクタ24aを隣接するマニホールド側ユニット21bのコネクタ26bに嵌合するとともにマニホールド側ユニット21bのコネクタ24bは、隣接するマニホールド21cのコネクタ26cに嵌合するようにして連続的に接続される。

なお、個々の電磁弁ユニット20a, 20b, 20c…は、コネクタを介して各マニホールド側ユニット21a, 21b, 21c…と接続する。電磁弁ユニット20a, 20b, 20c…は、その内部に第1図から諒解されるように、入出力回路22、CPU24、内部メモリ26、ソレノイドドライバ28およびソレノイド30を含む。

そこで、以上のような構成において、バス線10のアドレスバス14に、特定の電磁弁ユニットに係るアドレス信号が送給され、その信号とタイミング的に同時にデータバス16に前記の特定された電磁弁ユニットを構成するソレノイドのオン・オフ信号が送給される。この結果、インターフェイスを兼ねる入出力回路22は、当該アドレス信号を常時監視しているために自らのアドレスに係るオン・オフ信号のみを取り込むに至る。内部メモリ26は、現在のソレノイドのオン・オフ状態に係る信号をCPU24に送給するため、CPU24では、前記従来のオン・オフ信号と新たに取り込まれた信号とを比較し、異なる場合は、新たな指令信号として図示しない増幅器を介してこれをソレノイドドライバ28に送る。この

(3)

特公 平3-13465

5

6

結果、電源バス12よりソレノイドドライバ28に送給されている所定の電流に基づき前記新たなるオン・オフ信号に依拠してソレノイド30が付勢乃至減勢されることになる。なお、この場合、新たなオン・オフ信号は、CPU24を介して内部メモリ26に導入され旧データは、書き換えられることになる。また、このような構成において、ソレノイド30を付勢するソレノイドドライバ28の電流を常時監視し、その信号をCPU24を介して入出力回路22からバス線10に送り出す。すなわち、この信号をデータバス16に送給するとともにタイミング的に同時に当該電磁弁に係るアドレス信号をアドレスバス14に送り込み、これを図示しない制御装置に導入すれば、ソレノイド30の付勢・減勢状態が制御装置により確認されることになる。

【発明の効果】

本発明によれば、以上のように複数個ある電磁弁を共通のバス線により連結し、一方、電磁弁ユニットに、夫々、CPU内部メモリ等を配設して前記共通のバス線により送給される個々の電磁弁に係るアドレス信号とデータ信号とにより電磁弁のソレノイドの付勢乃至減勢をはかるように構成

した。従つて、各々の電磁弁についての配線量が大幅に削減されて有用なスペースが確保できるばかりか、束状の電線の除去により電気的障害からも解放され、さらに電磁弁を構成するソレノイドの付勢乃至減勢状態も確実に確認できる。このため、装置全体としての信頼性も向上する等の顕著な効果が得られる。

図面の簡単な説明

第1図は本発明装置のブロック結線図、第2図10は第1図に示すブロック結線図においてアドレスバスとデータバスとを一体化する時伝送される信号の説明図、第3図はマニホールド側ユニットと電磁弁ユニットとの結合関係を示す説明図である。
15 10……バス線、12……電源バス、14……アドレスバス、16……データバス、18……word信号、20a～20c……電磁弁ユニット、
21a～21c……マニホールド側ユニット、2
2……入出力回路、24……CPU、24a～2
20 24c……コネクタ、26……内部メモリ、26a
～26c……コネクタ、28……ソレノイドドライバ、30……ソレノイド。

Fig.1

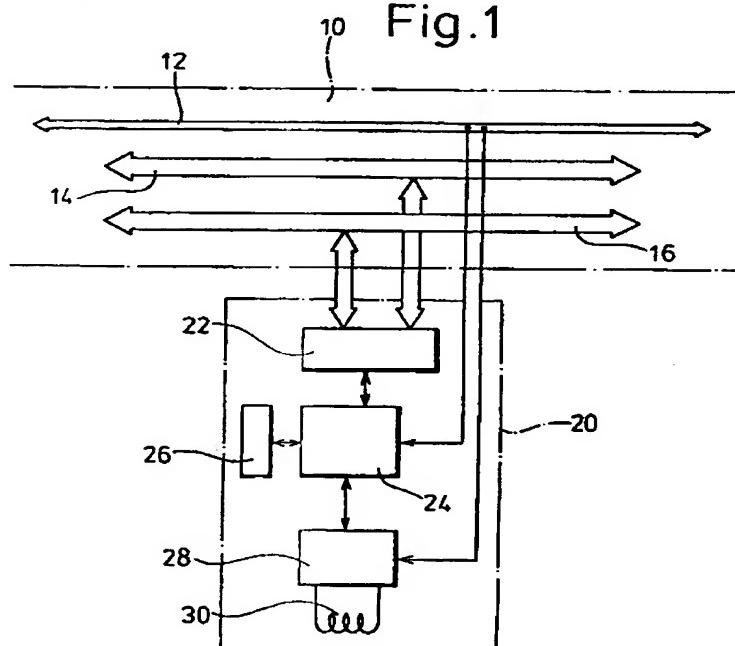


Fig.2

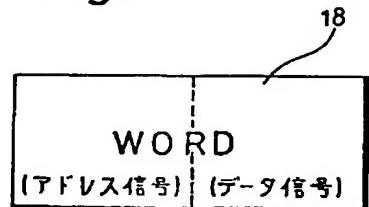
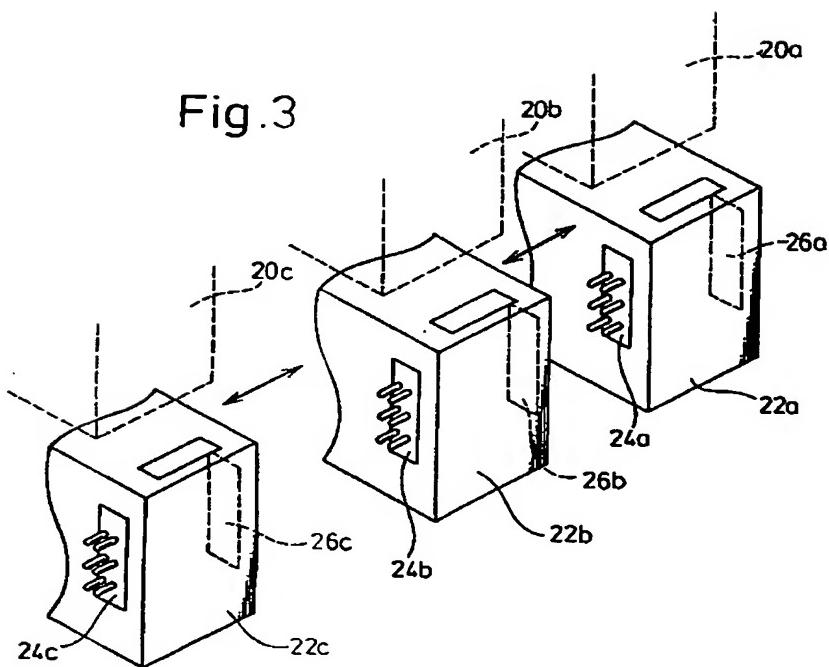


Fig.3



第5部門(2) 正 誤 表 (平成4年5月28日発行)

特許公告番号 3 - 13465

分類 識別記号 個所 誤 正

F16K 31/06 310 発明者氏名 永井秀和
(一人目) 永井茂和

【公報種別】特許法（平成6年法律第116号による改正前。）第17条の3の規定による補正

【部門区分】第5部門第2区分

【発行日】平成8年（1996）10月9日

【公告番号】特公平3-13465

【公告日】平成3年（1991）2月22日

【年通号数】特許公報3-337

【出願番号】特願昭58-163634

【特許番号】1968111

【国際特許分類第6版】

F16K 31/06 310 Z 7740-3H

【手続補正書】

1 「特許請求の範囲」の項を「1 流体制御装置において、

着脱自在な第1のコネクタによって相互に連結されると共に電気的に接続され、かつ第1のコネクタを介してバス線に電気的に接続されるマニホールド側ユニットと、着脱自在な第2のコネクタにより前記マニホールド側ユニットに夫々各別に連結されて第2のコネクタを介してバス線に電気的に接続される少なくとも演算装置と、メモリと、ソレノイドドライバと、ソレノイドドライバの出力に基づいて付勢乃至減勢状態に駆動されるソレノイドとを有する複数個の電磁弁ユニットとを含み、前記バス線には夫々の電磁弁のアドレス信号とデータ信号とソレノイド駆動電流とを送給し、

前記バス線に送給されるアドレス信号により特定される電磁弁ユニットは、前記アドレス信号とデータ信号とを取り込み、前記データ信号により電磁弁のソレノイドを付勢乃至減勢することを特徴とする電磁弁駆動制御装置。

2 請求項1記載の装置において、電磁弁駆動制御装置はさらにソレノイドの付勢乃至減勢状態を確認する制御装置を有し、ソレノイドドライバの付勢乃至減勢は、演算処理装置を介してソレノイドの付勢乃至減勢を示す信号をアドレス信号とともに前記バス線に導出し、制御装置はこの信号に基づき前記ソレノイドの付勢乃至減勢状態を確認することを特徴とする電磁弁駆動制御装置。」と補正する。

2 第3欄17～31行「バス線に接続……特徴とする。」を「着脱自在な第1のコネクタによって相互に連結されると共に電気的に接続され、かつ第1のコネクタを介してバス線に電気的に接続されるマニホールド側ユニットと、

着脱自在な第2のコネクタにより前記マニホールド側ユニットに夫々各別に連結されて第2のコネクタを介してバス線に電気的に接続される少なくとも演算装置と、メモリと、ソレノイドドライバと、ソレノイドドライバの出力に基づいて付勢乃至減勢状態に駆動されるソレノイドとを有する複数個の電磁弁ユニットとを含み、

前記バス線には夫々の電磁弁のアドレス信号とデータ信号とソレノイド駆動電流とを送給し、

前記バス線に送給されるアドレス信号により特定される電磁弁ユニットは、前記アドレス信号とデータ信号とを取り込み、前記データ信号により電磁弁のソレノイドを付勢乃至減勢することを特徴とする。」と補正する。

3 第4欄14行「第1の」を削除する。

4 第4欄15行「第2の」を削除する。

5 第4欄16行「接続される。」の次に「ここで、コネクタ24a、24b、24c、……およびコネクタ26a、26b、26c、……は第1のコネクタを構成している。」を加入する。

6 第4欄24行「20c……は、」の次に「第2のコネクタを構成する」を挿入する。

7 第6欄7行「効果が得られる。」の次に「さらに、本発明によれば、マニホールド側ユニットを着脱自在な第1のコネクタによって相互に連結すると共に電気的に接続し、かつ第1のコネクタを介してバス線に電気的に接続するように構成したため、複数のマニホールド側ユニットを連結した場合、一体に形成できるほか、連結と電気的な接続とが一挙に行えて、相互に電線による接続をする必要がなく、スペースが小さくなるほか、連結数の増減が容易になるという効果がある。

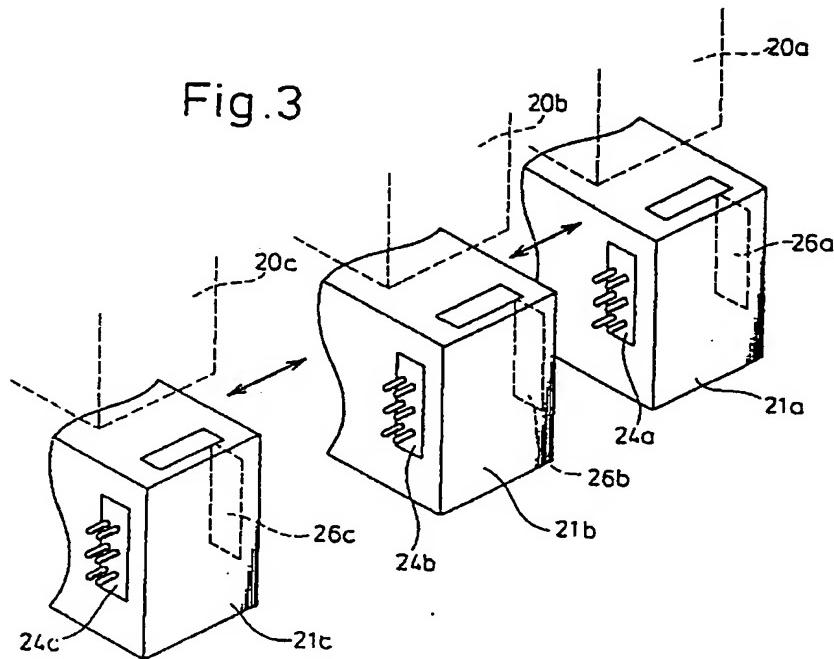
さらにまた、本発明によれば、電磁弁ユニットを、着脱自在な第2のコネクタによりマニホールド側ユニットに夫々各別に連結して第2のコネクタを介してバス線に電気的に接続するように構成したため、電磁弁ユニットとマニホールド側ユニットとの連結の結果、電磁弁ユニットとマニホールド側ユニットとは一体に形成されることになって、コンパクトに連結でき、さらに連結によって第2のコネクタにて電気的に接続されることになって、電磁弁ユニットとマニホールド側ユニットとの電気的な接続が一挙に行える効果がある。さらに電磁弁ユニットとマニホールド側ユニットとの連結と電気的な接続のために電線によって接続する必要はなく、スペースが小さくなるという効果がある。

上記のように、スペース的に小さくなるため、ロボット

などに装着して、ロボットの一部を空気圧によって駆動する
ような場合に小型軽量のために、ロボット全体が小
型軽量に構成できてきわめて好都合となり、さらに駆動
点数の増減にも容易に対応できることになる。」を加入

する。
8 第4頁「第3図」を「

Fig.3



」と補正する。